



**LX세미콘**

**R&D 석박사 신입 수시채용**

**Job Description**

# Job Description

조직	모집분야	세부직무	전공	근무지	인원
R&D	Analog Design	<ul style="list-style-type: none"> <li>- Amp, PHY, ADC/DAC, OSC/PLL, ESD 등</li> <li>- CMOS Amplifier/BGR, LDO, Bias, PHY, OSC/PLL/고성능 AFE 등 Mixed IP</li> <li>- High Accuracy Voltage Reference, CMOS Amplifier, BGR, LDO, Bias, TSENSE</li> <li>- ADC/DAC, Led Driver, DC/DC Converter</li> <li>- High Speed Serdes Design</li> </ul>	전자/전기	서울특별시 서초구 대전광역시 유성구	00명
	Digital Design	<ul style="list-style-type: none"> <li>- Digital RTL 설계</li> <li>- 영상/화질/압축 설계</li> <li>- MIPI/DP/eDP Interface 설계</li> <li>- MCU/SoC 설계</li> <li>- Memory Control(Flash, SRAM, DDR), External IF(SPI, I2C, I3C등)</li> </ul>	전자/전기 /컴퓨터	서울특별시 서초구 대전광역시 유성구	00명
	FA	<ul style="list-style-type: none"> <li>- IC 제품 특성 평가 및 Panel/Set Module 검증</li> <li>- Hardware Application, 보드 설계 및 검증</li> </ul>	전자/전기	서울특별시 서초구 대전광역시 유성구	0명
	Firmware	<ul style="list-style-type: none"> <li>- Cortex-M 계열 System 운용 Firmware 개발</li> <li>- RTOS 기반의 Task 및 Interrupt 처리 개발</li> <li>- ADC 및 Timer를 이용한 Motor 제어용 Firmware 개발</li> <li>- Serial 통신 Device Driver 개발</li> <li>- MCAL Driver 개발</li> </ul>	전자/전기 /컴퓨터	서울특별시 서초구	0명
	Software	<ul style="list-style-type: none"> <li>- 통신/네트워크 SW 설계</li> <li>- SW 설계 및 검증</li> </ul>	전자/전기	서울특별시 서초구	0명
	영상처리 Algorithm	<ul style="list-style-type: none"> <li>- Display 화질 IP 설계</li> <li>- 영상처리/DNN Algorithm 개발</li> <li>- Image Enhancement/ Restoration/ Computer Vison/ DNN/ 압축 Algorithm 개발</li> <li>- 정량/정성 화질 분석 및 평가</li> </ul>	전자/전기	서울특별시 서초구	0명

# R&D

## I Analog Design

### □ 채용인원

- 00명

### □ 근무지

- 서울특별시 서초구
- 대전광역시 유성구

### □ 지원자격

- 전공분야: 전자/전기
- 학위: 석사 이상
- 경력: 신입

### □ 세부직무

- Amp, PHY, ADC/DAC, OSC/PLL, ESD 등
- Baseband Analog Design  
: CMOS Amplifier/BGR, LDO, Bias, PHY, OSC/PLL/고성능 AFE 등 Mixed IP  
: High Accuracy Voltage Reference, CMOS Amplifier, BGR, LDO, Bias, TSENSE
- Functional Block Design  
: ADC/DAC, Led Driver, DC/DC Converter
- High Speed Serdes Design

### □ 우대사항

- LED Driver 설계 유경험자
- Power Management IP 설계 유경험자
- BCD 공정 기반 IC 개발 및 양산 유경험자
- 전력변환 Topology 구성 역량 보유자
- 공정 소자 관련 이돈 보유자
- 칩 사양 결정 및 시스템 구성 경험 보유자
- 중국어/영어 능동자

R&D

# Digital Design

## □ 채용인원

- 00명

## □ 근무지

- 서울특별시 서초구
- 대전광역시 유성구

## □ 지원자격

- 전공분야: 전자/전기/컴퓨터
- 학위: 석사 이상
- 경력: 신입

## □ 세부직무

- Digital RTL설계  
: Display Driver IC, High Speed Interface IP(PHY, Link Digital Block), PMIC
- 영상/화질/압축 설계
- MIPI/DP/eDP Interface 설계
- MCU/SoC 설계
- Memory Control(Flash, SRAM, DDR), External IF(SPI, I2C, I3C 등)
- CPU System(CPU Core, Bus Matrix, Peripheral, DMA)
- 통신(Wi-Fi, Bluetooth PHY/MAC Layer)
- Source Driver Design
- Function Block Design

## □ 우대사항

- MCU 응용 및 DSP 경험, 이돈 보유자
- 산학과제 유경험자
- T-Con, Display Driver IC, RTL, IC Block 설계 유경험자
- Verilog, Hspice/Spectre, EDA Tool 사용 유경험자
- Display, 영상, ASIC Design Methodology 전공자
- 중국어/영어 능동자

## □ 채용인원

- 0명

## □ 근무지

- 서울특별시 서초구
- 대전광역시 유성구

## □ 지원자격

- 전공분야: 전자/전기
- 학위: 석사 이상
- 경력: 신입

## □ 세부직무

- IC 제품 특성 평가 및 Panel/Set Module 검증
- Hardware Application, 보드 설계 및 검증

## □ 우대사항

- IC검증 또는 Module 검증 유경험자
- Power IC 개발 유경험자
- 중국어/영어 능동자

# R&D

## | Firmware

### □ 채용인원

- 0명

### □ 근무지

- 서울특별시 서초구

### □ 지원자격

- 전공분야: 전자/전기/컴퓨터
- 학위: 석사 이상
- 경력: 신입

### □ 세부직무

- Cortex-M 계열 System 운용 Firmware 개발
- RTOS 기반의 Task 및 Interrupt 처리 개발
- ADC 및 Timer를 이용한 Motor 제어용 Firmware 개발
- Serial 통신(SPI, UART, IIC) Device Driver 개발
- AutoSar 규격을 만족하는 MCAL Driver 개발

### □ 우대사항

- Digital Signal Processing 경험 및 이돈 보유자
- 중국어/영어 능동자

# R&D

## | Software

### □ 채용인원

- 0명

### □ 근무지

- 서울특별시 서초구

### □ 지원자격

- 전공분야: 전자/전기
- 학위: 석사 이상
- 경력: 신입

### □ 세부직무

- 통신/네트워크 SW 설계
  - : 센서통신 및 무선 커넥티비티 SW 설계  
(Queue/Buffer Control, 표준 Protocol, 네트워크 운용)
- SW 설계 및 검증

### □ 우대사항

- 통신 SW 설계 유경험자
- 중국어/영어 능동자

R&D

# | 영상처리 Algorithm

## □ 채용인원

- 0명

## □ 근무지

- 서울특별시 서초구

## □ 지원자격

- 전공분야: 전자/전기
- 학위: 석사 이상
- 경력: 신입

## □ 세부직무

- Display 화질 IP 설계
- 영상처리/DNN Algorithm 개발
- Image Enhancement/Restoration/Computer Vision/DNN/압축 Algorithm 개발
- 정량/정성 화질 분석 및 평가

## □ 우대사항

- Matlab, Python, C, C++ 유경험자
- Verilog 사용 유경험자